

Memória 3

Codificadores

y Descodificadores.

Estudio del codificador 74148

Salidas Entradas Salida

Vcc Eo Gs D3 D2 D1 D0 A0

D4 D5 D6 D7 E1 A2 A1

Entradas Salidas

E1 = inivición

E1 = 0 no fuinciona

E0 = 0 entrada a nivel 4

Gs = 0 algun nivel esta 0

Simbolo Lógico

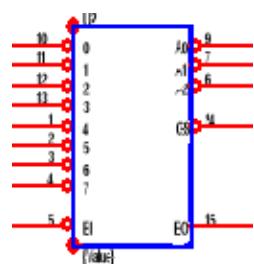


Tabla de la verdad

ENTRADAS	SALIDAS
----------	---------

Estudio del decodificador 7442

Entradas Salidas

Vcc A B C D 9 8 7

0 1 2 3 4 5 6

Salidas

Simbolo Lógico

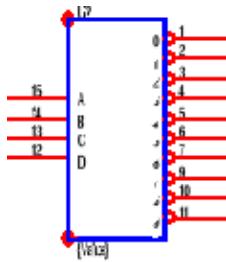


Tabla de la verdad

ENTRADAS	SALIDAS

Estudio del descodificador 7448, BCD, con 7 segmentos

Vcc F G A B C D E

B C LT bi/rbo RBI D A

RBI (Pipple Bolcking Input)

RBI = 0 no se vizualiza

RBI = 1 si se vizualiza

BI = 0 desactiva todos los segmentos del display

BI = 1 Normal

Simbolo lógico

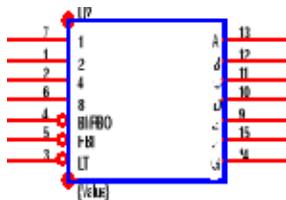


Tabla de la verdad

Decimal	ENTRADAS	SALIDAS

DCBADCBA DCBADCBA

Display de 7 segmentos

a

b

f

g

e c

d

Si hay + – no pasará la corriente

Cuando hay un 1

A

B

C

.....

Cuando hay un 0

A

B

C