

REGISTROS DE ESTADOS DE PROCESADORES

Intel

i80186

Procesador CISC de 16 bits

Registro F

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
----	----	----	----	----	----	---	---	---	---	---	---	---	---	---	---

Nombre	Función
CF	(Carry Flag): Acarreo. Prendido si existe acarreo, apagado para cualquier otro.
PF	(Parity Flag): Paridad. Prendido si resulta en 8 bits resulta un número par de 1's
AF	(Auxiliary Carry): Acarreo Auxiliar.
ZF	(Zero Flag): Valor de Cero. Prendido si el resultado es 0.
SF	(Sign Flag): Signo. 0 si es positivo y 1 si es negativo
TF	(Single Step Flag): Paso Simple.
IF	(Interrupt-enabled Flag): Si esta prendido, causa que el CPU transfiera el control a un vector de interrupción, en una locación específica.
DF	(Direction Flag): Dirección. Si esta prendido causa una cadena de autoincremento en el registro índice. Si esta apagado causa autodecremento.
OF	(Overflow Flag): Desbordamiento. Es 1 si el resultado no puede ser expresado con el número de bits en el operando de destinación. Es 0 para cualquier otro caso.

Las áreas sombreadas están reservadas.

i80376

Este es un procesador CISC de 32 bits, semejante al i386.

Nombre	Función
CF	(Carry Flag): Acarreo. Prendido si existe acarreo, apagado para cualquier otro.
PF	(Parity Flag): Paridad. Prendido si resulta en 8 bits resulta un número par de 1's
AF	(Auxiliary Carry): Acarreo Auxiliar.
ZF	(Zero Flag): Valor de Cero. Prendido si el resultado es 0.
SF	(Sign Flag): Signo. 0 si es positivo y 1 si es negativo
TF	(Single Step Flag): Paso Simple.
IF	(Interrupt-enabled Flag): Si esta prendido, causa que el CPU transfiera el control a un vector de interrupción, en una locación específica.
DF	(Direction Flag): Dirección. Si esta prendido causa una cadena de autoincremento en el registro índice. Si esta apagado causa autodecremento.
OF	(Overflow Flag): Desbordamiento. Es 1 si el resultado no puede ser expresado con el número de bits en el operando de destinación. Es 0 para cualquier otro caso.

IOPL	(I/O Privilege Level: Nivel de Privilegio de E/S. Indica el máximo CPL permitido al ejecutar instrucciones de E/S sin generar una excepción de falla 13 o consultando el permiso de E/S. También indica el max. CPL valor permitiendo alteración al bit IF.
NT	(Nested Task): Tarea Anidada.
RF	Resume Flag.

Las áreas sombreadas están reservadas.

i860

Este procesador es del tipo RISC de 64 bits.

Nombre	Significado
PM	(Pixel Mask)
PS	(Pixel Size)
SC	(Shift Count)
X	(reserved)
KNF	(Kill Next Floating-point Instruction)
DIM	(Dual Instruction Mode)
DS	(Delayed Switch)
FT	(Floating-point Trap)
DAT	(Data Access Trap)
IAT	(Instruction Access Trap)
IN	(Interrupt)
IT	(Instruction Trap)
PU	(Previous User Mode)
U	(User Mode)
PIM	(Previous Interrupt Mode)
MI	(Interrupt Mode)
LCC	(Loop Condition Code)
CC	(Condition Code)
BW	(Break Write)
BR	(Break Read)

MOTOROLA

68000

Es un procesador de 16 bits.

Nombre	Significado
C	Carry
V	Overflow
Z	Zero
N	Negative
X	Extend

l1,l2,l3	Interrupt Mask
S	Supervisor State
T	Trace Mode

M-Core

Este es un RISC de 64 bits.

31	30	29 28	27	26	25	24	23	22 16
S	0	SP	U3	U2	U1	U0	0	VEC

nombre	Significado
S	(Supervisor Mode). 1 el procesador esta operando en modo supervisor, 0 en modo usuario.
SP	(Spare)
U3-U0	(Hardware Accelerator Control)
VEC	(Vector Number)
TM	(Trace Mode)
TP	(Trace Pending)
TC	(Translation Control)
SC	(Spare Control)
MM	(Misalignment Exception Mask)
EE	(Exception Enable)
IC	(Interrupt Control)
IE	(Interrupt Enable)
FE	(Fast Interrupt Enable)
AF	(Alternate File Enable)
C	(Condition Code / Carry Bit)